





The Patent Office, Government Of India Patent Certificate

पेटेंट नियमावली का नियम 74)

(Rule 74 of The Patents Rules)

पेटेंट सं. / Patent No.

527568

आवेदन सं: / Application No. पति कार्यालयं, भारत सरकार

202241067841

फाइल करने की तारीख / Date of Filing

25/11/2022

पेटेंटी / Patentee

National Institute of Technology Karnataka

प्रमाणित किया जाता <mark>है कि पेटेंटी को, उपरोक्त</mark> आवेदन में यथाप्रकटित Channel Codes for Enhancing Integrity of Information Storage in NAND Flash Memories नामक आविष्कार के लिए, पेटेंट अधिनियम, 1970 के उपबंधों के अनुसार आज तारीख नवम्बर 2022 के पच्चीसवें दिन से बीस वर्ष की अविध के लिए पेटेंट अनुदत्त किया गया है।

It is hereby certified that a patent has been granted to the patentee for an invention entitled Channel Codes for Enhancing Integrity of Information Storage in NAND Flash Memories as disclosed in the above mentioned application for the term of 20 years from the 25th day of November 2022 in accordance with the provisions of the Patents Act, 1970.

अनुदान की तारीख : 15/03/2024 Date of Grant :



टिप्पणी - इस पेटेंट के नवीकरण के लिए फीस, यदि इसे बनाए रखा जाना है, नवम्बर 2024 के पच्चीसवें दिन को और उसके पश्चात प्रत्येक वर्ष मे उसी दिन देय होगी।

Note. - The fees for renewal of this patent, if it is to be maintained, will fall / has fallen due on 25th day of November 2024 and on the same day in every year thereafter.

सरकार, घेंपिव मेंपेडी स्डिउट, ਭਾਰਤ ਸਰਕਾਰ, Ф५% 🛭 ८८८७ ८ ७८८७ ८ ५८७०, ५००, ०८७०, ०८७०, ५०० ८५०, बौद्धिक संपदा चा कार्यालय, भारत सरकार, ବୌଦ୍ଧିକ ସମ୍ପ